

IBIS Model 與 SI Simulation最佳化理論與實作教育訓練 (免費參加)

※參加者將獲得IBIS Model/S-Parameter what-if分析與最佳化軟體SPIPro 免費試用15天※

課程目標：

從理論與實務觀點探討IBIS Model對SI Simulation的影響，如何藉由修正IBIS Model達到SI Simulation的最佳化，並找到最佳的解決方案。以實際的LAB實作演練，瞭解如何藉由SPISim系統可以快速地建立IBIS Model、what-if分析與找到最佳解決方案，讓您得以應用在高速電路設計分析領域之全貌，並獲得電路設計與分析的觀念。

適合對象：

IC設計與IBIS Model建模工程師
電子硬體設計工程師或PCB layout工程師及對產品開發有興趣之人士。

講師簡介：



黃維興 博士

學歷：美國密西根州大的電機工程博士

經歷：

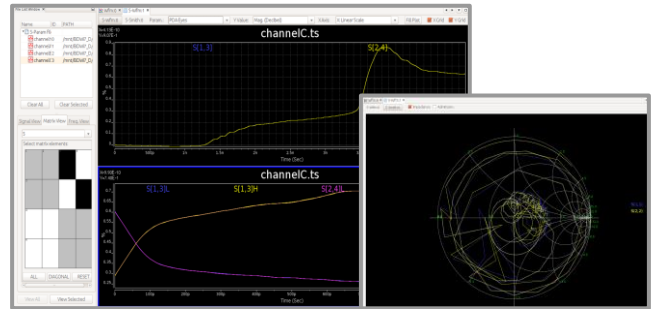
SPISim使必信科技的創辦人

美商英特爾(Intel) TechnologyCAD部門 與 Client Computing Group

- 研發電路模擬器及晶片信號完整性程式的核心
- 研發十數項關於信號、電源完整性、電磁相容性、封裝及建模領域的分析設計軟體
- Intel公司內的IBIS建模專家，提供訓練及諮詢

美商明導資訊 (Mentor Graphics)

- 高速電路系統設計軟體 (InterConnectix)研發



使用軟體：

SPIPro V2016.03

報名方式：一律採取線上報名，報名網址 <http://goo.gl/forms/3bTHIcaG67>

上課時間與地點：

新竹

日期：2016年7月6日 (三) 教室：A教室
時間：12:45~17:00 地點：恆逸資訊教育訓練中心
名額：30人(額滿為止) 地址：新竹市光復路二段295號3樓

台北

日期：2016年7月7日 (四) 教室：401教室
時間：12:45~17:00 地點：巨匠電腦 館前分校
名額：30人(額滿為止) 地址：台北市中正區館前路34號4樓

課程大綱：

| | |
|---------------|---|
| 12:45 ~ 13:00 | 報到 |
| 13:00 ~ 14:30 | 理論課程：IBIS Model與SI Simulation的關係 |
| | * Overview: What is IBIS and why IBIS |
| | * Algorithm: How IBIS model is used in SI analysis/simulation |
| | * Modeling: How to build an IBIS |
| | * Tuning: Tune an IBIS model |
| | * 其他相關model: Verilog-A, AMI etc |
| 14:30 ~ 14:50 | 歇茶時間 |
| 14:50 ~ 16:20 | 上機實作 |
| | * IBIS Model generation using SPIPro |
| | * Optimizer/What-if: IBIS, Via, Stackup etc |

※主辦單位保留變更議程順序、內容及相關事項之權利。

聯絡窗口：

廖秀珍 小姐

E-Mail: jenny@peacegiant.com.tw

電話：(03)271-1599分機101 傳真：(03)220-1459



安鎡科技開發股份有限公司 Peace Giant Corporation

桃園市桃園區中平路98號3樓之2 電話:03-2711599 傳真: 03-2201459 <http://www.peacegiant.com.tw/>